This Page Is Inserted by IFW Operations and is not a part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

IMAGES ARE BEST AVAILABLE COPY.

As rescanning documents will not correct images, please do not report the images to the Image Problem Mailbox.



JP1216768 Biblio

Page 1







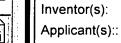


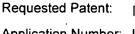


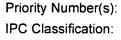






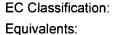






Patent Number:

Publication date:



METHOD AND DEVICE FOR POLISHING SEMICONDUCTOR

SUBSTRATE

JP1216768

1989-08-30

HIRAYAMA KOICHIRO

SHOWA DENKO KK; others: 01

☐ JP1216768

Application Number: JP19880043564 19880225

B24B37/04; H01L21/304

Abstract

PURPOSE: To polish a semiconductor wafer to high flatness by rotating a hard plate while uniformly pressing the whole face thereof from its back face via a rigid press plate. CONSTITUTION: A fluid is fed under pressure into a cylinder 14 to press a press plate 11 of a rigid material via a piston 13, and the whole face of a glass plate 3 is uniformly pressed from its back face via a cushion sheet 12. Thereby, a semiconductor wafer 4 which is bonded to the glass plate 3 is uniformly pressed against a surface plate 1. In this condition, the press plate 11 is rotated via a shaft 8 sliding the semiconductor wafer 4 on the surface of the surface plate 1 to polish the semiconductor wafer by means of the abrasive cloth 2 of the surface plate 1 at a high flatness.

Data supplied from the esp@cenet database - 12

① 特許出願公開

@ 公 開 特 許 公 報 (A) 平1-216768

⑤Int. Cl.⁴

願

人

の出

識別記号

庁内整理番号

30公開 平成1年(1989)8月30日

B 24 B 37/04 H 01 L 21/304 Z-7726-3C B-8831-5F

審査請求 未請求 請求項の数 2 (全5頁)

公発明の名称 半導体基板の研磨方法及びその装置

②特 顧 昭63-43564

②出 願 昭63(1988) 2月25日

@発明者 平山 浩一郎

埼玉県秩父市大字下影森1505 昭和電工シリコン株式会社

秩父事業所内

⑪出 顋 人 昭和電工株式会社

昭和電工シリコン株式

東京都港区芝大門2丁目10番12号東京都港区芝公園2丁目3番4号

会社

個代理 人 弁理士 寺田 實

明細管

1.発明の名称

半導体基板の研磨方法及びその装置

- 2. 特許請求の範囲
- (1) 硬質プレートに半導体基板を接着し、 を質プレートに半導体基板を接着し、 を受けるとのでは、 を受けるとのでは、 ででは、 ででは、 ででででででする。 では、 でででは、 でででででする。 ででは、 ででできる。 でできる。 できる。 できる。

なとする半導体基板の研磨装置。

3. 発明の詳細な説明

(産業上の利用分野)

本発明は半導体基板(ウェーハ)の研磨方法をよび研磨装置にがかわるものである。

(従来の技術)

近年、半導体技術の進歩は目覚しく、半導体素子の大容量化、高信頼性化、作動の高速化が一段と進んできている。これら半導体基板(ウェーハ)の品質向上がより一層求められるようになっている。半導体基板の品質は、その電気管性上げが求められている。例へばシリコンクェーハ全体のりにあるの平坦度は3 Am 以下、ウェーハ全体のソリは6 Am 以下が要求されるようになっている。このような加工精度はウェーハ 直径が走めたれたる 程達成は困難になってくるのが通例である。

一般に半導体ウェーハの研磨加工方法は、上述 のとおり厳しい加工精度を要求されることから、 直径が充分大きく、 要面の平坦な 2 枚の定盤の間に ウェーハを挟み、 定盤を回転させながらウェーハを定盤面に 摺動させせる ことによって行われている。 通常は で変数に 複数の ウェーハを かんで 研磨するが、 定盤の 直径が 大き な 直径が 大き な 直径が 大き な で で かったり、 ウェーハ 自身の 直径が ナることも 困難と なってくる。

想となる。このためウェーハ4の研磨状態は第3 図(b)示すごとく、第3図(a)でガラスプレート3の 外周部に位置した箇所が薄くなり、ガラスプレート3の内部に位置した箇所が厚くなり、ウェーハ 全面の厚さが均一にならない問題点が生じる。

この摩擦熱によるガラスプレート3のそりを歪正するため、シャフト8内に冷却水配管9及び
10を設置して冷却水を循環させ、ガラスプレート3の裏面を冷却しているが、均一に冷却するため、厚さの均一なウェーハは得られない。ウェーハ直径が大きくたるに伴って厚ま子作製の妨げとなっている。ちなみに、最近の高不均回路用の直径6インチのシリコンウェーハではウェーハの平坦度 T・T・V・(Total Thickness Variance)は5 μm 以下である。

本発明の目的はウェーハの面内平坦度が6インチウェーハで 5 μm 以下となるような超精密研磨 方法を提供するとともにそのための研磨装置を提供しようとするものである。 世半導体ウェーハ4が接着されている。ガラスプレート3の上部にはガラスプレート3のおかってのリング5を介して環状の計画である。トップのは計画ではからなり、上部に加工アク6のの中ではからなり、上部のアーウェーク6が設けたり、からなり、カウェート3に接着された半導体のの研究が行われるは、カウェーの研究が行われる。トップのようなが受けた。カウェーの研究が行われるは、カウェーの研究が行われる。

(発明が解決すべき課題)

前配第2図に示すような研磨方法においては、 研磨加工中に研磨クロス2とウェーハ4との摩擦 力により発熱し、この熱がガラスプレート3に伝 わってガラスプレート3にそりが生じてくるよう になる。この際、ガラスプレート3はその周辺部 3 ■ で加圧されているため、そりの様子は復端に 表わせば第2図鎖線の如く、中心部が上に凸の状

(課題を解決するための手段)

前記の課題を解決するため、本発明では半導体 ウェーハを貼付した硬質プレートの背面から、剛 体からなるプレスプレートを介して該硬質プレー ト全面を均等に加圧し、しかる状態で硬質プレー トを回転させることにより、厚さの均一なウェー ハを得るようにしたものである。

以下、図面に基づいて本発明を説明する。

第1図は本発明による半導体ウェーハ研磨装置の一実施態様を示す説明図である。

プレスプレート 1 1 の中心部にはピストン 1 3 が接合され、シールリング 1 5 を介してシャフト 8 内に設けられたシリンダー 1 4 に噛合してある。シリンダー 1 4 には流体導入管 1 6 が接続され、

製のプレスプレートを用いて、ガラスプレート全 面を加圧することにあるが、従来技術であるガラ スプレートの周辺部を加圧する手段と併用しても 良い。第1図においては周辺部加圧と併用した場 合の頻様を示している。この場合は周辺部加圧と 中心部加圧の圧力を調整することにより、より均 一な厚さの研磨が可能となり、ウェーハの直径が 大きくなった場合、或は多数枚のウェーハをセッ トし同時に研磨する場合に特に有効である。ちな みに直径125mのシリコンウェーハをガラスプ レート3に8枚接着して同時研磨する際、ガラス プレート3が硬質ガラス製で直径485 =、厚さ 19mであるとき、SUS 3 0 4 製の直径 4 4 0 m、 厚さ20mのプレスプレート11を使用して、ガ ラスプレート3の内部と周辺部を加圧する場合に つき、トップリング6に掛かるアッドウェイト7 の荷重W、およびプレスプレート11に掛かる圧 カPとウェーハの平坦度Fとの関係を測定したと ころ第4図のような結果が得られた。図において 「外ずり」とはガラスプレート3の外周部に位置 加圧された空気、水、油等の流体を導入して加圧 できるよう構成してある。

(作用)

今、シリンダー14内に加圧流体を導入すると、 圧力はピストン13を介してプレスプレート11 に伝わり、プレスプレート11が剛体製であると とから、圧力はクッションシート12を介してガ ラスプレート3の全面に伝わり、ガラスプレート 3 に接着された半導体ウェーハを均一に定盤に押 付ける結果となる。このような状態のものでシャ フト8を回転させると、シャフト8に結合された プレスプレート11も回転し、摩擦力によりガラ スプレート 3 も回転してガラスプレート 3 に接着 された半導体ウェーハは定盤3の表面を摺動し、 研磨加工が行われる。本発明によれば、ピストン 3を押し下げる加圧流体の圧力を適当に制御する ことによりガラスプレート3のたわみを強制的に 除去できるので、ウェーハの研磨厚さの変動を最 小限に抑えることが可能となる。

本発明の要旨はガラスプレートの背面から剛体

していた部分のウェーハ厚さが薄くなるように研磨された状態を指し、「内ずり」とはガラスプレートの中心部に位置していた部分のウェーハ厚さが薄くなるように研磨された状態を指す。第4図からデッドウェイト7の荷重wとプレスプレート11による押圧を適正に選択することにより、全面にわたり厚さの均一なウェーハが得られることが判かる。

(実施例)

第1図に示す研磨装置を使用し、直径150mmのシリコンウェーハを研磨した。ウェーハはガラスプレート3要面に5枚接着し、デッドウェイト7として300kg、プレスプレート圧力として1.0 kg/cm²を加えて研磨した。ウェーハの平坦度(TTV)を測定したところ。ウェーハ50枚の平均で従来法による場合はTTV_{AVE} = 4.1 μm であるのに対し、本発明による方法ではTTV_{AVE} = 3.2 μm であった。

(発明の効果)

本発明による研磨装置を使用して、本発明の研

磨方法に従って研磨すれば、高度に平坦度を有する半導体ウェーハの研磨が可能となる。その平坦度は直径 6 インチのウェーハについて T.T.V が 5 μm も 可能と な り、 高集 程度の 半導体素子用のウェーハを 高収率 で 得られるように なるので 経済的 効果も き わめて 大きい。

4. 図面の簡単な説明

第1 図は本発明のウェーハ研磨装置の機構を説明する図、第2 図は従来のウェーハ研磨装置の機構を説明する図、第3 図 (a) はガラスプレートにウェーハを接着したところの図、第3 図 (b) は第2 図に示す従来のウェーハ研磨装置で研磨したウェーハの厚さを示す断面図、第4 図は本発明におけるで

1 … 定盤、 2 … 研磨布 (クロス) 、 3 … ガラス プレート、 4 … 半導体ウェーハ、 6 … トップリン グ、 7 … デッドウェイト、 8 … シャフト、 1 1 … プレスプレート、 1 2 … クッションシート、 1 3 … ピストン、 1 4 … シリンダー、 1 6 … 加圧流体 導入パイプ。

